

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Handwritten: #2, 3/22

In Re U.S. Patent Application)
)
Applicant: Takahara et al.)
)
Serial No.)
)
Filed: December 4, 2000)
)
For: INFORMATION PROCESSING)
APPARATUS)
)
Art Unit:)

*I hereby certify that this paper is being deposited
with the United States Postal Service as EXPRESS
mail in an envelope addressed to: Assistant
Commissioner for Patents, Washington, D.C. 20231,
on December 4, 2000.*

Express Label No.: EL769180898US

Signature: [Signature]

CLAIM FOR PRIORITY

Assistant Commissioner for Patents
Washington, DC 20231

Sir:

Applicants claim foreign priority benefits under 35 U.S.C. § 119 on the basis
of the foreign application identified below:

Japanese Patent Application No. 2000-072446, filed March 10, 2000.

A certified copy of the priority document is enclosed.

Respectfully submitted,

GREER, BURNS & CRAIN, LTD.

By:

James K. Folker
James K. Folker
Reg. No. 37,538

December 4, 2000
300 South Wacker Drive
Suite 2500
Chicago, IL 60606
(312) 360-0080

0828.64986
(312) 360 0080

日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2000年 3月10日

出 願 番 号
Application Number: 特願2000-072446

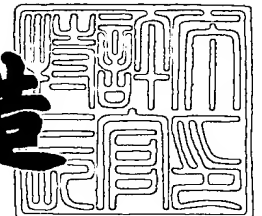
出 願 人
Applicant(s): 富士通株式会社



2000年 8月25日

特許庁長官
Commissioner,
Patent Office

及 川 耕 造



出証番号 出証特2000-3068202

【書類名】 特許願

【整理番号】 0050005

【提出日】 平成12年 3月10日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 09/45

【発明の名称】 情報処理装置

【請求項の数】 12

【発明者】

 【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

 【氏名】 高原 浩二

【発明者】

 【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

 【氏名】 青木 正樹

【特許出願人】

 【識別番号】 000005223

 【氏名又は名称】 富士通株式会社

【代理人】

 【識別番号】 100092152

 【弁理士】

 【氏名又は名称】 服部 毅巖

 【電話番号】 0426-45-6644

【手数料の表示】

 【予納台帳番号】 009874

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9705176

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 情報処理装置

【特許請求の範囲】

【請求項 1】 動的変数を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、

前記ソースファイルから対象となる動的変数を特定する動的変数特定手段と、

前記動的変数特定手段によって特定された動的変数が、前記ロードモジュールの実行時にメモリ上に展開される際に確保される領域を特定する領域特定手段と

前記領域特定手段によって特定された領域を、所定の初期値によって初期化する初期化手段と、

を有することを特徴とする情報処理装置。

【請求項 2】 前記動的変数特定手段によって複数の異なる動的変数が特定された場合には、前記メモリ上に展開される際に確保される領域を必要に応じて統合する領域統合手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 3】 前記リンク処理によって統合される 1 または 2 以上のオブジェクトファイル内に同一の動的変数が散在している場合には、これらを統合する変数統合手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 4】 前記動的変数特定手段は、対象となる動的変数を新たなデータセクションに割り当て、

前記初期化手段は、前記新たなデータセクションに割り当てられた動的変数のみを対象として初期化処理を実行することを特徴とする請求項 1 記載の情報処理装置。

【請求項 5】 前記初期化手段は、複数のオブジェクトファイルをリンクして前記ロードモジュールを生成する際に、所定のオブジェクトファイルでは前記新たなデータセクションに割り当てられ、他のオブジェクトファイルでは通常のデータセクションに割り当てられている動的変数が存在する場合には、その動的

変数に関しては初期化処理を実行しないことを特徴とする請求項 4 記載の情報処理装置。

【請求項 6】 前記初期化手段による初期値を、コンパイル処理前に入力する初期値入力手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 7】 前記初期化手段による初期値を、前記ロードモジュールの実行前に入力する初期値入力手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 8】 前記初期化の対象となる動的変数を指定する初期化変数指定手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 9】 前記ロードモジュールの実行時において、前記初期値が設定されたままの動的変数が参照された場合には、エラーを通知するエラー通知手段を更に有することを特徴とする請求項 1 記載の情報処理装置。

【請求項 10】 前記動的変数が配列である場合には、ソースコードにおいて宣言された配列の要素数よりも所定量だけ多いメモリ領域を確保するメモリ確保手段を更に有し、

前記初期化手段は、前記メモリ確保手段によって確保されたメモリ上の全ての領域を所定の初期値によって初期化し、

前記エラー通知手段は、前記初期値が設定されたままの配列が参照された場合には、エラーを通知することを特徴とする請求項 9 記載の情報処理装置。

【請求項 11】 動的変数を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する処理をコンピュータに実行させるプログラムを記録したコンピュータ読み取り可能な記録媒体において、

コンピュータを、

前記ソースファイルから対象となる動的変数を特定する動的変数特定手段、

前記動的変数特定手段によって特定された動的変数が、前記ロードモジュールの実行時にメモリ上に展開される際に確保される領域を特定する領域特定手段、

前記領域特定手段によって特定された領域を、所定の初期値によって初期化する初期化手段、

として機能させるプログラムを記録したコンピュータ読み取り可能な記録媒体

【請求項 1 2】 配列を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、

前記ソースファイルから対象となる配列を特定する配列特定手段と、

前記配列特定手段によって特定された配列において宣言されている領域よりも所定のバイト数だけ多い領域を、前記ロードモジュールの実行時においてメモリ上に確保する領域確保手段と、

前記領域確保手段によって確保された領域を所定の初期値で初期化する初期化手段と、

を有することを特徴とする情報処理装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は情報処理装置に関し、特に、動的変数を含むソースコードをコンパイル処理によりオブジェクトコードに翻訳し、リンク処理により実行可能形式のロードモジュールに変換して実行する情報処理装置に関する。

【0 0 0 2】

【従来の技術】

F O R T R A N や C 言語のような言語で使用されている変数には、実行時のメモリへの配置の態様により、静的変数と動的変数の 2 種類に分類することができる。静的変数は、プログラムの実行過程によらず記憶領域への割り当てが不変である変数であり、また、動的変数は、プログラムの実行中に記憶領域の割り当てが行われる変数である。

【0 0 0 3】

ところで、これらの言語によってプログラムを記述する場合、使用する変数に対しては初期値を設定する必要がある。初期値を設定しないで変数を参照した場合には、変数の値が未定であるため、予期せぬエラーが発生する場合が想定され

るからである。

【0004】

同様の不具合は配列の場合にも存在する。即ち、配列の場合では、配列添字が宣言された範囲を超えた場合には未定義の領域を参照することになるので、その場合にも前述の場合と同様の問題が発生することになる。

【0005】

【発明が解決しようとする課題】

従来において、初期設定されていない変数が参照されていることの検査（以下、未定義参照の検査と称する）としては、次の2つの方法が一般的に用いられていた。

（1）対象となる変数に所定の初期値を設定する命令をプログラムに追加し、プログラムの実行時において、その所定の値が検出された場合には、未定義の変数が参照されていると判断する。

（2）コンパイル時に、対象となる変数に所定の初期値をコンパイラが代入し、プログラムの実行時にその値が検出された場合には、未定義の変数が使用されていると判断する。

【0006】

また、宣言されていない範囲の配列添字が参照されていることの検査（以下、配列添字の検査と称する）としては、次の2つの方法が一般的に用いられていた。

（3）配列添字をプリントアウトする命令をプログラムに追加するなどして、配列添字の内容をプログラマが直接参照することにより判断する。

（4）コンパイル時に、配列が参照されている命令をプログラムから検出し、その命令の前後に配列添字が適正な範囲に存在するか否かをチェックする新たな命令をコンパイラが追加する。

【0007】

ところで、（1）、（3）の方法の場合では、新たな命令をプログラマが手入力して追加する必要があるため、煩雑であるという問題点があった。

また、（2）、（4）の方法の場合、プログラムを再度コンパイルする必要が

生じ、コンパイルに長時間を要するプログラムに対しては効率がよくないという問題点があった。

【0008】

更に、(2)，(4)の方法では、前述の動的変数に対しては、初期値を設定することができないという問題点があった。この点について以下に詳述する。

即ち、動的変数は、プログラムが実行される際にメモリ領域への割り当てが初めて決定される変数であり、その割り当て先はOS (Operating System) が管理している。従って、変数の内容を所定の値で初期化するためには、OS が割り当てた領域を知る必要があるが、そのような方法は従来存在していなかったため、動的変数に関しては任意の値への初期化が困難であった。

【0009】

本発明は、このような点に鑑みてなされたものであり、デバッグオプションにより動的変数を任意の値で初期化することが可能な情報処理装置を提供することを目的とする。

【0010】

【課題を解決するための手段】

本発明では上記課題を解決するために、図1に示す、動的変数を含むソースファイル1をコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、前記ソースファイル1から対象となる動的変数を特定する動的変数特定手段2と、前記動的変数特定手段2によって特定された動的変数が、前記ロードモジュールの実行時にメモリ5上に展開される際に確保される領域を特定する領域特定手段3と、前記領域特定手段3によって特定された領域を、所定の初期値によって初期化する初期化手段4と、を有することを特徴とする情報処理装置が提供される。

動的変数特定手段2は、ソースファイル1から対象となる動的変数を特定する。領域特定手段3は、動的変数特定手段2によって特定された動的変数が、ロードモジュールの実行時にメモリ5上に展開される際に確保される領域を特定する。初期化手段4は、領域特定手段3によって特定された領域を、所定の初期値によって初期化する。

【0011】

また、配列を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、前記ソースファイルから対象となる配列を特定する配列特定手段と、前記配列特定手段によって特定された配列において宣言されている領域よりも所定のバイト数だけ多い領域を、前記ロードモジュールの実行時においてメモリ上に確保する領域確保手段と、前記領域確保手段によって確保された領域を所定の初期値で初期化する初期化手段と、を有することを特徴とする情報処理装置が提供される。

【0012】

ここで、配列特定手段は、ソースファイルから対象となる配列を特定する。領域確保手段は、配列特定手段によって特定された配列において宣言されている領域よりも所定のバイト数だけ多い領域を、ロードモジュールの実行時においてメモリ上に確保する。初期化手段は、領域確保手段によって確保された領域を所定の初期値で初期化する。

【0013】

【発明の実施の形態】

以下、本発明の実施の形態を図面を参照して説明する。

図1は、本発明の動作原理を説明する原理図である。この図において、ソースコードは、例えば、FORTRANやC言語で記述されたプログラムであり、動変数を含んでいる。

【0014】

動変数特定手段2は、ソースファイル1から対象となる動変数を特定する。

領域特定手段3は、動変数特定手段2によって特定された動変数が、実行時においてメモリ上に展開される際に確保される領域を特定する。

【0015】

初期化手段4は、領域特定手段3によって特定された領域を、所定の初期値によって初期化する。

メモリ 5 には、ソースファイル 1 がコンパイルされ、リンクされて生成されたロードモジュールが格納される。

【0016】

次に、以上の原理図の動作について説明する。

いま、動変数を含むソースファイル 1 が入力されたとすると、動変数特定手段 2 は、ソースファイル 1 から動変数を特定する。

【0017】

領域特定手段 3 は、動変数特定手段 2 によって特定された動変数がメモリ 5 に展開された際の領域を特定する。具体的には、領域特定手段 3 は、オブジェクトファイルにおいて、対象となる動変数に係るオブジェクトコードが格納されている相対アドレス（先頭アドレスと末尾アドレス）を取得し、初期化手段 4 に対して供給する。

【0018】

初期化手段 4 は、プログラムが実行された際に、そのオブジェクトコードが格納されたメモリの先頭アドレス（絶対アドレス）と、前述の先頭アドレスおよび末尾アドレス（相対アドレス）とから、動変数が格納されるメモリの絶対アドレスを特定し、デバッグオプション等によって指定された初期値（この例では“8B”）によってその領域を初期化する。

【0019】

その結果、メモリ 5 の動変数が割り当てられた領域は、所定の初期値によって初期化されることになる。

以上に説明したように、本発明に係る情報処理装置によれば、動変数を任意の値で初期化することが可能となるので、動変数についてもデバッグオプションの指定により未定義参照の検査が可能となる。

【0020】

次に、図 2 および図 3 を参照して、本発明の実施の形態について説明する。

図 2 は、本発明の実施の形態の構成例を示す図である。この図に示すように、本発明に係る情報処理装置 10 は、CPU (Central Processing Unit) 10a、ROM (Read Only Memory) 10b、RAM (Random Access Memory) 10c

、HDD (Hard Disk Drive) 1 0 d、GC (Graphics Card) 1 0 e、I / F (Interface) 1 0 f、および、バス 1 0 g によって構成されており、外部には表示装置 1 1 および入力装置 1 2 が接続されている。

【0 0 2 1】

ここで、CPU 1 0 a は、装置の各部を制御するとともに、HDD 1 0 d に格納されているプログラム等に応じて各種演算処理を実行する。

ROM 1 0 b は、CPU 1 0 a が実行する基本的なプログラムやデータ等を格納している。

【0 0 2 2】

RAM 1 0 c は、CPU 1 0 a が実行途中のプログラムや演算途中のデータ等を一時的に格納する。

HDD 1 0 d は、システム全体を制御する OS、コンパイラ、デバッガ、リンカ、および、コンパイルの対象となるソースファイルやコンパイル後のオブジェクトファイル等を格納している。

【0 0 2 3】

GC 1 0 e は、CPU 1 0 a から供給された描画命令に従って描画処理を実行し、得られた画像データを映像信号に変換して表示装置 1 1 に出力する。

I / F 1 0 f は、入力装置 1 2 から供給されたデータの表現形式を変換して、入力する。

【0 0 2 4】

バス 1 0 g は、CPU 1 0 a、ROM 1 0 b、RAM 1 0 c、HDD 1 0 d、GC 1 0 e、および、I / F 1 0 f を相互に接続し、これらの間でデータの授受を可能とする。

【0 0 2 5】

表示装置 1 1 は、例えば、CRT (Cathode Ray Tube) モニタによって構成され、GC 1 0 e から供給された画像信号を表示出力する。

入力装置 1 2 は、例えば、キーボードまたはマウスによって構成され、ユーザの操作に応じたデータを発生して、I / F 1 0 f に供給する。

【0 0 2 6】

ここで、OS、コンパイラ、リンカ、ソースファイル、および、オブジェクトファイルは、HDD10dに格納されており、必要に応じて読み出されてRAM10cに展開され、CPU10aによって実行される。

【0027】

図3は、OS20、コンパイラ20a、リンカ20b、ソースファイル21、ライブラリ22、および、ロードモジュール23の対応関係を模式的に示した図である。

【0028】

この図に示すように、OS20は、コンパイラ20aおよびリンカ20bの実行を管理するとともに、これらからの要求に応じてHDD10dに格納されているソースファイル21およびライブラリ22を読み出すとともに、生成されたロードモジュール23をHDD10dに対して格納する。また、ロードモジュールに対する実行要求が入力装置12からなされた場合には、HDD10dに格納されている該当するロードモジュールを読み出して実行する。

【0029】

ここで、ライブラリ22は、例えば、数学の関数を演算するための数学関数ライブラリや、ロードモジュールを実行する際の初期化処理を行う初期化ライブラリ等によって構成されており、リンカ20bによってリンク処理を実行する際に、必要に応じて読み出される。

【0030】

次に、図4を参照して、本発明の実施の形態の動作の概要について説明する。まず、コンパイラ20aに対して、ソースファイル30が供給されると、コンパイラ20aは、ソースファイル30に含まれている動変数を検出する。この例では、「DIMENSION A(1000)」によって宣言されている配列A（初期値無しのローカル変数）と、「COMMON /BLK/B(1000)」によって宣言されている配列B（初期値無しのグローバル変数）とが目的とする動変数であるとして検出される。

【0031】

次に、コンパイラ20aは、検出した動変数を、新たなデータセクション（

以下、新データセクションと称する)の変数としてオブジェクトファイルに埋め込み、ソースファイル30に記述された他の命令群に対するコンパイル処理を施した後、得られたオブジェクトファイル31を出力する。

【0032】

この例では、オブジェクトファイル31には、新データセクションを示す「new1」が付与されたオブジェクトコード「.bss new1 main. local, 4000」と「.common new1 blk, 4000」とが記載されている。ここで、「bss」はセクション名を、「main」および「local」はメイン関数に属するローカル変数であることを、また、「4000」は4000バイト（単精度実数は4バイトから構成されるので）の領域を確保することを示す。また、「common」はコモン変数であることを、また、「blk」は確保する領域に対して付与された名称である。

【0033】

なお、従来のコンパイラで同様のプログラムをコンパイル処理した場合には、「.bss main. local, 4000」と「.common blk, 4000」とが出力され、実質的な差異は「new1」のみである。

【0034】

リンカ20bは、コンパイラ20aから出力されたオブジェクトファイル31に対してリンク処理を施す。即ち、リンカ20bは、先ず、ライブラリ22から初期化ライブラリ22aおよび必要なライブラリを読み出し、オブジェクトファイル31に対して付加する。

【0035】

ここで、初期化ライブラリ22aは、ロードモジュールを実行した場合に、最初に実行すべき命令群によって構成されており、本実施の形態では、この初期化ライブラリ22aによって、目的とする動変数の初期化処理を実行する。

【0036】

続いて、リンカ20bは、オブジェクトファイル31に含まれている新データセクションの変数を検索する。新データセクションの変数が検出された場合には、その変数が格納されている領域の先頭の相対アドレス（オブジェクトプログラ

ムの先頭からの距離)である `b s s _ s t a r t` と、末尾の相対アドレス `b s s _ e n d` とを取得する。そして、取得した相対アドレス `b s s _ s t a r t` と、
`b s s _ e n d` とを、先に付与した初期化ライブラリ 2 2 a に対して引き渡す (例えば、所定の位置に埋め込む)。

【0 0 3 7】

続いて、リンカ 2 0 b は、リンク処理によってオブジェクトファイルを統合して実行可能形式のロードモジュール 3 2 を生成する。

ロードモジュール 3 2 が実行されると、OS 2 0 は、HDD 1 0 d からロードモジュール 3 2 を読み出し、RAM 1 0 c 上の所定の領域に配置する。

【0 0 3 8】

RAM 1 0 c 上にロードモジュール 3 2 が配置されると、まず、初期化ライブラリ 2 2 a が実行され、相対アドレス `b s s _ s t a r t`、`b s s _ e n d` と、メモリ上に展開されたロードモジュールの先頭アドレス (絶対アドレス) とから、初期化すべき領域の先頭アドレス `a b s s _ s t a r t` と末尾アドレス `a b s s _ e n d` (絶対アドレス) とを算出する。そして、算出された先頭アドレス `a b s s _ s t a r t` と末尾アドレス `a b s s _ e n d` によって指定されたメモリ 3 3 の領域に対して、例えば、プログラムが実行される際に指定された初期値 (この例では、“8 B”) が書き込まれることになる。

【0 0 3 9】

以上の処理によれば、メモリ上に配置されるまでその格納位置が未定である動変数に対しても、任意の値による初期化処理が可能となるので、デバッグオプションを利用して、未定義参照の検査を行うことが可能となる。

【0 0 4 0】

次に、以上に説明した処理を実現するフローチャートについて説明する。

図 5 は、コンパイラ 2 0 a が実行する処理の一例を説明するフローチャートである。このフローチャートが開始されると、以下の処理が実行される。

[S 1] コンパイラ 2 0 a は、コンパイル処理の対象となるソースファイルから所定の変数を抽出する。

[S 2] コンパイラ 2 0 a は、抽出した変数が動変数であるか否かを判定し、

動変数である場合にはステップ S 3 に進み、それ以外の場合にはステップ S 4 に進む。

〔S 3〕コンパイラ 2 0 a は、新データセクションに係るオブジェクトコードを出力する。

〔S 4〕コンパイラ 2 0 a は、通常データセクションに係るオブジェクトコードを出力する。

〔S 5〕コンパイラ 2 0 a は、ソースファイルに未処理の変数が存在するか否かを判定し、存在する場合にはステップ S 1 に戻って同様の処理を繰り返し、それ以外の場合にはステップ S 6 に進む。

〔S 6〕コンパイラ 2 0 a は、変数以外の部分に対するコンパイル処理を実行する。

【 0 0 4 1 】

図 6 は、リンカ 2 0 b が実行する処理の一例を説明するフローチャートである。このフローチャートが開始されると、以下の処理が実行される。

〔S 2 0〕リンカ 2 0 b は、初期化ライブラリ 2 2 a をリンクする処理を実行する。

〔S 2 1〕リンカ 2 0 b は、他のライブラリ（例えば、数学関数ライブラリ）をリンクする処理を実行する。

〔S 2 2〕リンカ 2 0 b は、オブジェクトファイルから新データセクションに係るオブジェクトコードを検索する。

〔S 2 3〕リンカ 2 0 b は、新データセクションに係るオブジェクトコードが存在しているか否かを判定し、存在している場合にはステップ S 2 4 に進み、それ以外の場合にはステップ S 2 7 に進む。

〔S 2 4〕リンカ 2 0 b は、新データセクションの先頭の相対アドレスである `b s s _ s t a r t` を取得する。

〔S 2 5〕リンカ 2 0 b は、新データセクションの末尾の相対アドレスである `b s s _ e n d` を取得する。

〔S 2 6〕リンカ 2 0 b は、取得した相対アドレス `b s s _ s t a r t` と `b s s _ e n d` とを初期化ライブラリ 2 2 a に受け渡す。

【 0 0 4 2 】

具体的には、例えば、これらの相対アドレスを、初期化ライブラリ 2 2 a の所定の領域に埋め込む。

[S 2 7] リンカ 2 0 b は、リンク処理を実行する。

【 0 0 4 3 】

次に、図 7 を参照して、初期化ライブラリ 2 2 a の処理の一例を説明する。この処理は、ロードモジュール 3 2 が実行され、RAM 1 0 c 上に配置された場合に実行される処理である。

[S 4 0] CPU 1 0 a は、ロードモジュール 3 2 に埋め込まれている相対アドレス `b s s _ s t a r t` および `b s s _ e n d` の値が同一であるか否かを判定し、同一である場合には処理を終了し、それ以外の場合にはステップ S 4 1 に進む。

【 0 0 4 4 】

ここで、これらの値が同一である場合には、相対アドレスは書き込まれていないデフォルト状態であることを意味するので、その場合には初期化の対象となる動的変数は存在しないとして処理を終了する。

[S 4 1] CPU 1 0 a は、例えば、実行時に入力装置 1 2 から供給された初期値を取得する。

【 0 0 4 5 】

なお、この初期値は、後述するように、コンパイル時に指定し、ロードモジュールの所定の領域に格納しておくことも可能である。

[S 4 2] CPU 1 0 a は、`b s s _ s t a r t` と `b s s _ e n d` によって特定される RAM 1 0 c 上の領域に対してステップ S 4 1 で取得した初期値を配置する。

【 0 0 4 6 】

以上の処理によれば、既述した処理を実現できる。なお、以上の例では、初期化の対象となるデータ領域が 1 つの場合について説明したが、複数の場合には前述の処理を必要回数だけ繰り返すことにより実現可能となる。

【 0 0 4 7 】

次に、本実施の形態の更に具体的な動作について説明する。

先ず、図 8 を参照して、対象となる変数の新データセクションへの割り当て方法について説明する。

【 0 0 4 8 】

図 8 の例では、ソースファイル 4 0 の 2 行目では、配列 X 1 と配列 X 2 とが宣言されており、同一のブロック名 A L K が付与されている。また、3 行目では、配列 X 3 が宣言されており、ブロック名 B L K が付与されている。

【 0 0 4 9 】

このようなソースファイル 4 0 がコンパイルされると、オブジェクトファイル 4 1 が生成されることになる。このオブジェクトファイルでは、同一のブロック名が付与された配列 X 1 と配列 X 2 とに対しては、同一のデータセクションが割り当てられている。また、配列 X 3 に対しては、前 2 者とは異なるデータセクションが割り当てられている。

【 0 0 5 0 】

この例では、ブロック名に応じてデータセクションを割り当てるようにしたが、それ以外にも種々の割り当て方法が考えられる。例えば、配列とそれ以外の変数を分けて別々のデータセクションを割り当てる方法、配列の要素数に応じて割り当てる方法、データの型（4 バイト整数、8 バイト整数、4 バイト実数、8 バイト実数）に応じて割り当てる方法、変数名に応じて割り当てる方法、および、手続きの名前に応じて割り当てる方法などがある。

【 0 0 5 1 】

以上の例は、コンパイラが自動的にデータセクションを割り当てる方法の一例であるが、プログラマがコンパイル時にコンパイルオプション等によって直接指定するようにしてもよい。

【 0 0 5 2 】

何れの方法にせよ、データセクションの割り当てを適宜変更することにより、所望の変数のみを所望の値によって初期化することが可能となる。

次に、図 9 を参照して、ソースファイル内に同一の変数に関する宣言が散在している場合において、これらの変数を統合する処理について説明する。

【 0 0 5 3 】

図 9 に示すソースファイル 5 0 では、メインプログラムである M A I N 内においてブロック名が B L K の配列 X 3 が宣言されている。また、サブルーチンである S U B 内において、同一の配列（ブロック名 B L K の配列 X 3）が宣言されている。

【 0 0 5 4 】

このようなソースファイル 5 0 をコンパイラ 2 0 a によってコンパイルすると、M A I N 内および S U B 内のそれぞれに新データセクションに係るオブジェクトコードを有するオブジェクトファイル 5 1 が得られる。

【 0 0 5 5 】

そして、このようなオブジェクトファイル 5 1 に対してリンカ 2 0 b によってリンク処理を施すと、オブジェクトファイル 5 1 において M A I N および S U B 内に別個に存在していた新データセクションに係るオブジェクトコードが統合されて 1 つにまとめられたリンクモジュール 5 2 が生成される。

【 0 0 5 6 】

従って、ソースファイル内に同一の変数に関する宣言が散在している場合であっても、これらを統合して 1 つの変数とすることが可能となる。

次に、図 1 0 を参照して、複数のソースファイル内に同一の変数に関する宣言が存在している場合において、これらの変数を統合する処理について説明する。

【 0 0 5 7 】

図 1 0 に示す例において、ソースファイル 6 0 ではブロック名が B L K である配列 X 3 が M A I N 内で宣言されており、また、ソースファイル 6 1 では同一の配列 X 3 が S U B 内で宣言されている。ここで、ソースファイル 6 0 は従来のコンパイラでコンパイルされ、また、ソースファイル 6 1 は本実施の形態のコンパイラ 2 0 a によってコンパイルされたとする。

【 0 0 5 8 】

その結果、オブジェクトファイル 6 2 では、配列 X 3 には従来通りのデータセクションが割り当てられ、また、オブジェクトファイル 6 3 では、配列 X 3 には新データセクションが割り当てられている。

【 0 0 5 9 】

このような2種類のオブジェクトファイル62, 63を、リンカ20bによってリンクする処理を実行すると、リンカ20bは、オブジェクトファイル62, 63に含まれている同一の配列X3に係るデータセクションを比較し、一方が新データセクションで、他方が通常データセクションであるので、双方を通常データセクションに統一する。

【 0 0 6 0 】

その結果、図10に示すように、双方の配列X3が通常データセクションに対して割り当てられたロードモジュール64を得ることになる。

このように、異なるデータセクションが割り当てられた変数をリンク処理によって統合する場合には、通常データセクションを優先するようにしたので、同一の変数が異なる領域に割り当てられることを防止し、従来と同様の動作を保証することが可能となる。

【 0 0 6 1 】

なお、以上の実施の形態では、通常データセクションに統合するようにしたが、新データセクションに統合するようにしてもよい。その場合には、従来のコンパイラによってコンパイルされたオブジェクトファイル62の動作が保証できないが、未定義参照の検査は実行することが可能となる。

【 0 0 6 2 】

次に、変数を初期化する際の初期値の設定の方法について説明する。

初期値を設定する方法としては、(1)コンパイル時に指定する方法と、(2)実行時に指定する方法の2通りがある。以下では、先ず、(1)の方法について説明した後、続いて(2)の方法について説明する。

【 0 0 6 3 】

(1)の方法では、コンパイラの起動コマンドに続いて、ソースファイルのファイル名と初期値とを入力することにより初期値を指定する。例えば、図8に示す例のように、ブロック名ALKとBLKの2種類の新データセクションが存在する場合において、ALKのみを値“8B”で初期化する場合の一例を以下に示す。なお、ソースファイルのファイル名は「a b c . f」であり、コンパイラの

起動コマンドは「f r t」であるとする。

【0 0 6 4】

f r t a b c . f - X (A) = 8 B

ここで、「-」以降は、コンパイルオプションであり、X (A) はブロック名の先頭文字がAである新データセクションに対して初期値“8 B”による初期化を行うことを示している。

【0 0 6 5】

以上のようなコマンドによって、コンパイルオプションが指定され、コンパイルがなされると、生成されたオブジェクトファイルの所定の領域には初期値“8 B”が埋め込まれることになる。実行時には、この初期値が読み出されて目的となる変数（この例では配列X 1, X 2）が、指定された初期値“8 B”によって初期化されることになる。

【0 0 6 6】

次に、(2) の実行時に初期値を指定する方法について説明する。いま、ロードモジュールのファイル名がa . o u tであり、また、図8に示すブロック名がB L Kの新データセクションを初期値“8 B”によって初期化する場合には、以下のようにしてロードモジュールを起動する。

【0 0 6 7】

a . o u t - X (B) = 8 B

このようにしてロードモジュールを起動することにより、任意の変数を任意の初期値で初期化してからプログラムを実行することが可能となる。

【0 0 6 8】

なお、以上の例では、16進数“8 B”によって初期化する場合を例に挙げて説明したが、これ以外にも、例えば、非数によって初期化することも可能である。以下は、前述の例において、ブロック名がB L Kの新データセクションを非数によって初期化する場合の例である。

【0 0 6 9】

a . o u t - X (B) = R 4 N a N

ここで、R 4 N a Nは、4バイトの実数(R)の非数(N a N : Not a Number

）によって初期化することを示している。

【0070】

以上の処理により、任意の変数を任意の初期値によって初期化することが可能となる。なお、コンパイル時において初期値を指定した後、実行時にも初期値を指定した場合には、指定が重複することになるが、そのような場合には何れか一方を優先して採用するようにすればよい。

【0071】

次に、初期化された変数を用いて未定義参照の検査を行う場合の一例について説明する。

先ず、最も簡単な方法として、ソースコードに対して初期化された変数の内容をプリントアウトする命令を追加し、変数の内容を直接確認する方法について説明する。

【0072】

図11は、変数の内容をプリントアウトする命令が追加されたソースファイルの一例を示している。この例では、上から2行目にブロック名がBLKである配列Xが定義されており、下から2行目に配列Xの第1番目の内容をプリントアウトする命令が追加されている。なお、「WRITE」は出力命令であり、括弧内の“6”は出力装置の番号（この例ではプリンタ）を示し、シングルクォートで囲繞された(8Z)は、16進数で出力することを示している。

【0073】

このようなプログラムをコンパイル時のオプションとして初期値“8B”を指定してコンパイルした後に実行するか、または、実行時において初期値“8B”を指定して実行した場合に、プリントアウトされる値が“8B8B8B8B”である場合には、未定義で参照されていると判断することができる。

【0074】

次に、コンパイル時のデバッグオプションを拡張して用いる場合の一例について説明する。

従来、FORTRANにおいては、コンパイル時にデバッグオプションである「-Du」を指定すると、COMMON変数以外の変数については初期値“8B

”によって初期化され、この“8 B”が代入された変数が参照された場合には、メッセージ「未定義データが参照されました。」が表示されていた。

【0075】

ところで、本発明を適用することで、このようなデバッグオプション「-D u」の機能を、COMMON変数にも拡張することが可能となる。

即ち、デバッグオプション「-D u」が指定された場合には、COMMON変数に関しても初期値“8 B”によって自動的に初期化するとともに、変数が参照された際に“8 B”が検出された場合にはエラーを通知するようにすれば、デバッグオプション「-D u」の機能をCOMMON変数にも拡張することが可能となる。

【0076】

次に、ANSI (American National Standards Institute) / IEEE (Institute of Electrical and Electronics Engineers) 754規格に準拠したトラップを用いる方法について説明する。

【0077】

従来のFORTRANにおいては、目的の変数を非数で初期化する命令をプログラムにうめこんでおくとともに、実行時はオプション「-t r a p」を指定することにより、その変数の値が未定義で参照された場合には、メッセージ「無効演算例外が発生しました。」が表示されていた。本実施の形態によれば、このようなトラップを動的変数であるCOMMON変数に対して実行時のオプションの指定のみで行うことが可能となる。

【0078】

以下では、図12に示すように、ブロック名がBLKの配列Xが宣言されており、この配列Xが未定義のままで、最後から2行目において参照されているソースファイル80を例に挙げて説明する。

【0079】

このソースファイル80のファイル名がa. fであるとする、まず、以下のコマンドを実行することにより、ソースファイル80をコンパイラ20aによってコンパイルする。

【0080】

```
f r t   a . f
```

次に、得られたロードモジュール `a . o u t` を実行する際には、以下のように、配列 `X` を非数で初期化するとともに、トラップオプションを指定する。

【0081】

```
a . o u t   - X = R 4 N a N   - t r a p
```

以上のような指定により、配列 `X` が4バイトの非数によって初期化されて実行される。その場合、図12に示す下から2番目の代入文が実行される際には、配列 `X` の1番目の要素が参照されるが、未定義である場合には非数が代入されていることから、トラップオプションが動作して、既述したエラーメッセージ「無効演算例外が発生しました。」が表示されることになる。

【0082】

次に、配列の内容を参照する際に、宣言された範囲を超えた添字が使用されているか否かを判定する場合について説明する。

例えば、図13に示すソースファイル90があったとする。このソースファイル90では、2行目において単精度実数型であって要素数が1000の配列 `A` と配列 `B` とが宣言されている。

【0083】

このような配列がコンパイルされた場合、従来においては、以下のようなオブジェクトコードが生成されていた。

```
. b s s   m a i n . l o c a l , 8 0 0 0
```

しかしながら、本実施の形態のコンパイラでは、以下のようなオブジェクトコードが生成される。

【0084】

```
. b s s   m a i n . l o c a l , 8 0 0 8
```

即ち、必要な領域よりも8バイトだけ多い領域を確保するオブジェクトコードが生成される。ここで、8008バイトの内訳を図14に示す。この図に示すように、8008バイトの最初の4000バイトは、配列 `A` に対して割り当てられ、続く4バイトは冗長部とされ、続く4000バイトは配列 `B` に対して割り当て

られ、最後の4バイトは冗長部とされる。

【0085】

このように、本実施の形態では、配列が宣言された場合には、必要な領域とともに一定の余分な領域が確保され、その余分な領域が冗長部とされる。

このようにして確保した冗長部は、宣言された範囲を超えた添字が使用されたか否かをチェックする場合に使用することができる。即ち、このようにして確保された全ての領域を、例えば、非数によって初期化しておき、実行時にトラップオプションを指定すれば、配列が適切に初期化されている場合には、冗長部のみに非数が格納されていることになるので、メッセージ「無効演算例外が発生しました。」が表示された場合には、宣言された範囲を超えた添字が使用された可能性が高い。例えば、図13に示す例では、2番目のDOLープ（6行目～8行目）において、配列添字が1～1001の範囲で使用されており、添字が1001となった場合には前述のエラーが出力されることになる。

【0086】

なお、このようなメッセージだけでは、配列添字が宣言された範囲を超えて使用されたか、それ以外のエラーによるのかは明確ではないが、配列添字のミスの可能性もあることは伺い知ることが可能となる。従来においては、配列添字が宣言された範囲を超えて使用した場合には、何の表示もなされなかったので、エラーの存在に気付くことすら困難であったが、このような実施の形態によれば、エラーが含まれている可能性に気付くことが可能となる。

【0087】

なお、以上の実施の形態と、既述した方法とを組み合わせれば、動変数である配列についても、配列添字の検査を行うことが可能となる。

また、このような実施の形態では、従来のデバッグオプションを活用するようにしたので、新たなプログラムを作成する手間を省略するとともに、新たなオプションを付加することによりその処理の分だけ全体の処理速度が低下することを防止することが可能となる。

【0088】

なお、以上の実施の形態では、主にFORTRANを例に挙げて説明を行った

が、本発明はその他の言語にも適用可能であり、例えば、C言語その他の言語に対しても適用することが可能である。

【0089】

また、動変数を初期化する既述の方法においては、動変数のメモリ上への格納先を、相対アドレスとして初期化ライブラリに引き渡すようにしたが、本発明はこのような場合のみに限定されるものではない。例えば、ロードモジュールが実行された際には、動変数が格納されているメモリ上の領域の前後に所定の識別符号を配置するようにし、この識別符号で囲繞された領域を初期化ライブラリによって検出し、指定された初期値で初期化するようにしてもよい。要は、初期化ライブラリに対して、動変数が格納されているメモリ上の領域を通知するようにすればよい。

【0090】

最後に、上記の処理機能は、コンピュータによって実現することができる。その場合、情報処理装置が有すべき機能の処理内容は、コンピュータで読み取り可能な記録媒体に記録されたプログラムに記述されており、このプログラムをコンピュータで実行することにより、上記処理がコンピュータで実現される。コンピュータで読み取り可能な記録媒体としては、磁気記録装置や半導体メモリ等がある。市場へ流通させる場合には、CD-ROM(Compact Disk Read Only Memory)やフロッピーディスク等の可搬型記録媒体にプログラムを格納して流通させたり、ネットワークを介して接続されたコンピュータの記憶装置に格納しておき、ネットワークを通じて他のコンピュータに転送することもできる。コンピュータで実行する際には、コンピュータ内のハードディスク装置等にプログラムを格納しておき、メインメモリにロードして実行する。

【0091】

【発明の効果】

以上説明したように本発明では、動変数を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、ソースファイルから対象となる動変数を特定する動変数特定手段と、動変数特定手段によって特定

された動的変数が、ロードモジュールの実行時にメモリ上に展開される際に確保される領域を特定する領域特定手段と、領域特定手段によって特定された領域を、所定の初期値によって初期化する初期化手段と、を有するようにしたので、動的変数の未定義参照の検査を行うことが可能となる。

【0092】

また、本発明では、配列を含むソースファイルをコンパイル処理によってオブジェクトファイルに翻訳し、リンク処理によって実行可能形式のロードモジュールに変換する情報処理装置において、ソースファイルから対象となる配列を特定する配列特定手段と、配列特定手段によって特定された配列において宣言されている領域よりも所定のバイト数だけ多い領域を、ロードモジュールの実行時においてメモリ上に確保する領域確保手段と、領域確保手段によって確保された領域を所定の初期値で初期化する初期化手段と、を有するようにしたので、配列において、宣言された範囲を超えた添字が使用されたことを検出することが可能となる。

【図面の簡単な説明】

【図1】

本発明の動作原理を説明する原理図である。

【図2】

本発明の実施の形態の構成例を示すブロック図である。

【図3】

OS、コンパイラ、リンカ、ソースファイル、ライブラリ、および、オブジェクトファイルの関係を示す図である。

【図4】

本発明の実施の形態の動作の概要を説明する図である。

【図5】

図3に示すコンパイラにおいて実行される処理の一例を説明するフローチャートである。

【図6】

図3に示すリンカにおいて実行される処理の一例を説明するフローチャートで

ある。

【図 7】

図 4 に示す初期化ライブラリによって実行される処理の一例を説明するフローチャートである。

【図 8】

対象となる変数の新データセクションへの割り当て方法を説明する図である。

【図 9】

ソースファイル内に同一の変数に係る宣言が散在している場合において、これらの変数を統合する処理を説明する図である。

【図 1 0】

複数のソースファイル内に同一の変数に関する宣言が存在している場合において、これらの変数を統合する処理を説明する図である。

【図 1 1】

未定義参照の検査を行う場合のソースファイルの一例である。

【図 1 2】

ANSI / IEEE 7 5 4 規格準拠のトラップを使用して、未定義参照の検査を行う場合のソースファイルの一例である。

【図 1 3】

定義された範囲を超えた配列添字の使用を検査するためのソースファイルの一例である。

【図 1 4】

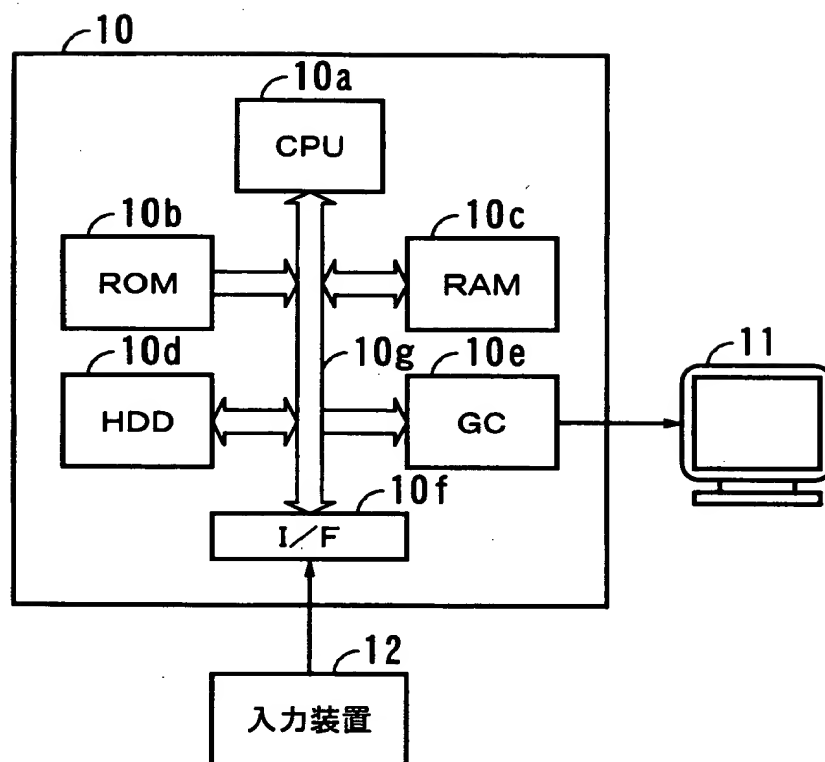
本実施の形態において確保される配列の領域の一例を示す図である。

【符号の説明】

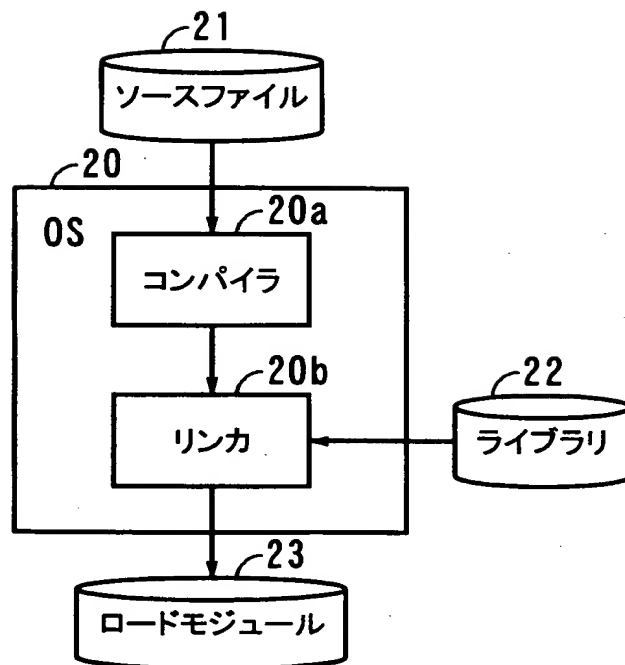
- 1 ソースコード
- 2 動的変数特定手段
- 3 領域特定手段
- 4 初期化手段
- 5 メモリ
- 1 0 情報処理装置

- 1 0 a CPU
- 1 0 b ROM
- 1 0 c RAM
- 1 0 d HDD
- 1 0 e GC
- 1 0 f I / F
- 1 1 表示装置
- 1 2 入力装置
- 2 0 OS
- 2 0 a コンパイラ
- 2 0 b リンカ
- 2 1 ソースファイル
- 2 2 ライブラリ
- 2 3 オブジェクトファイル

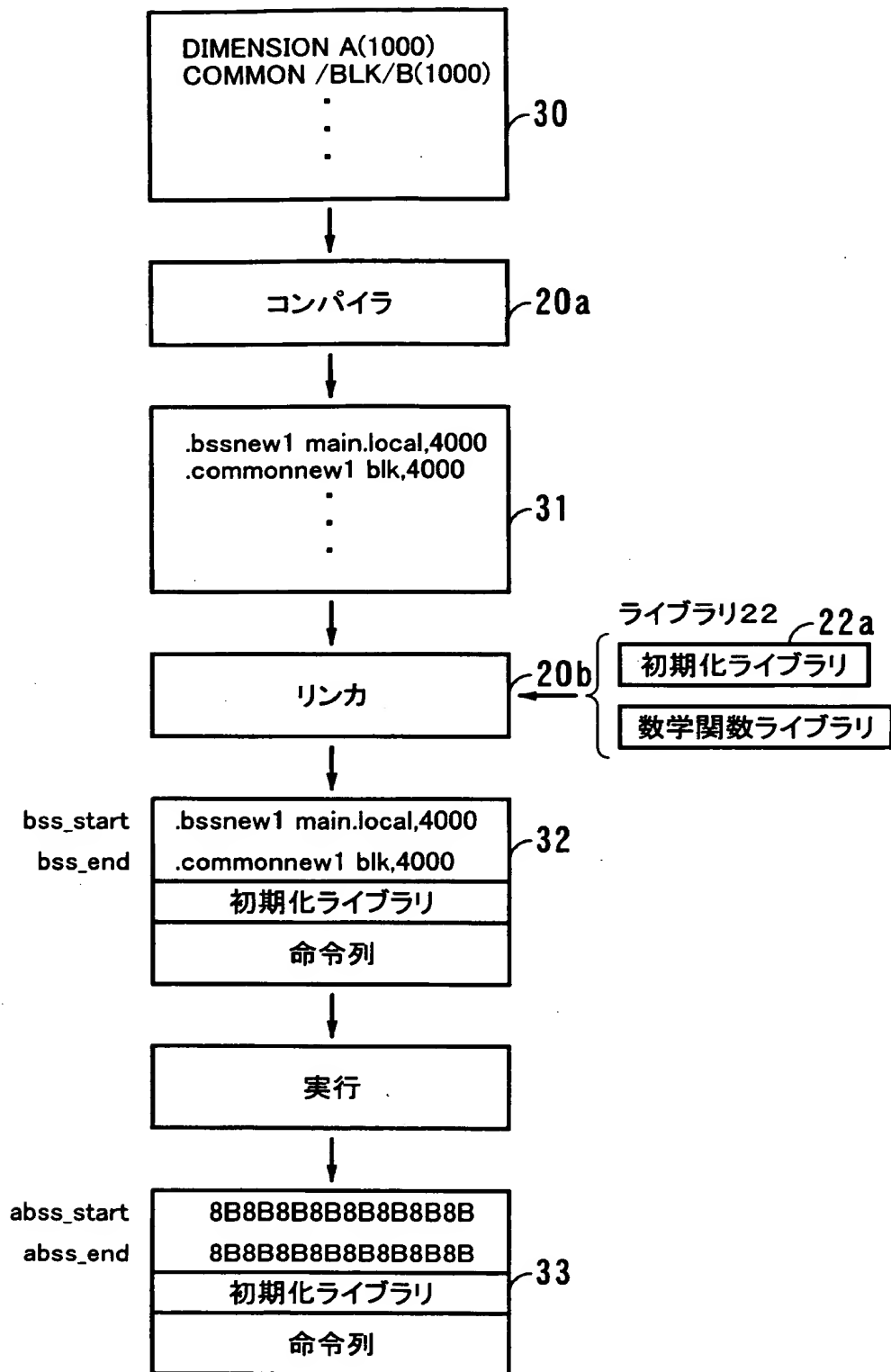
【図 2】



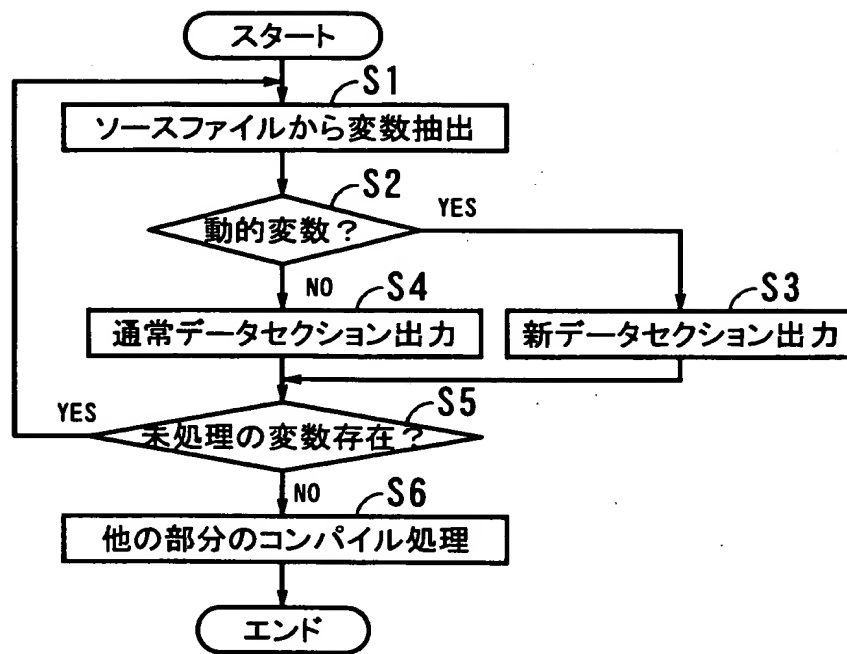
【図 3】



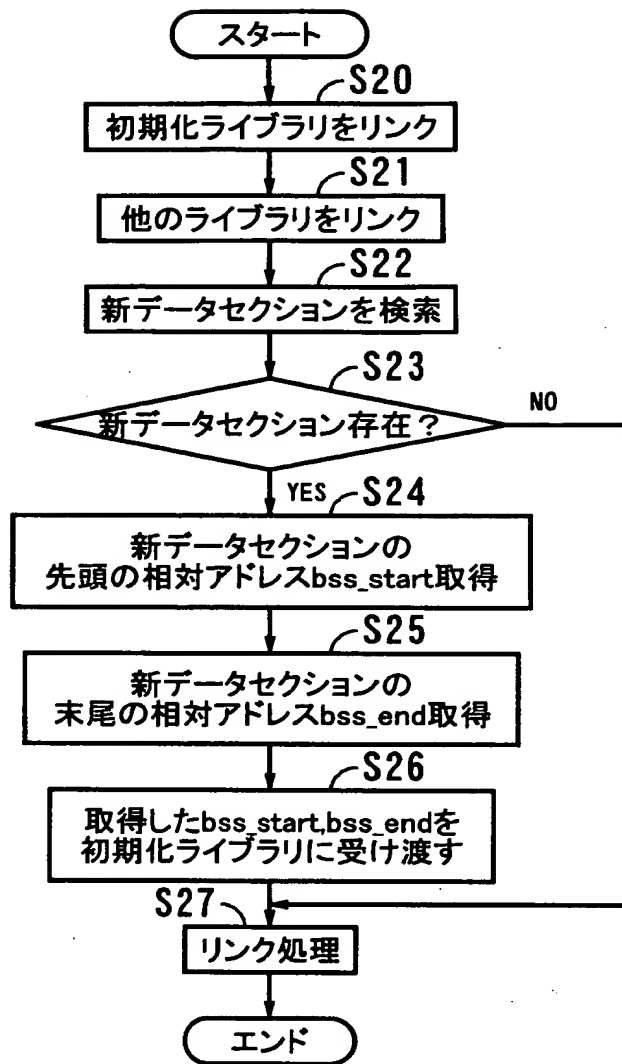
【図 4】



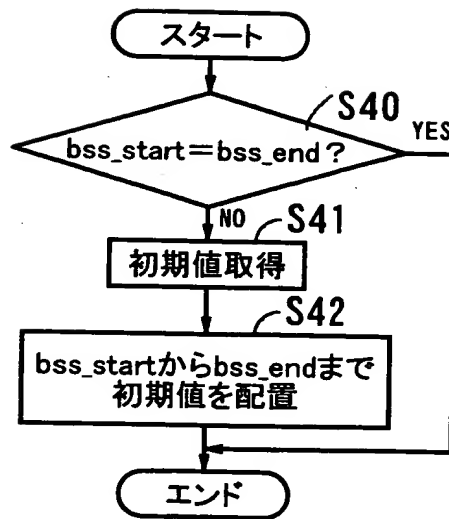
【図5】



【図 6】



【図 7】



【図 8】

40

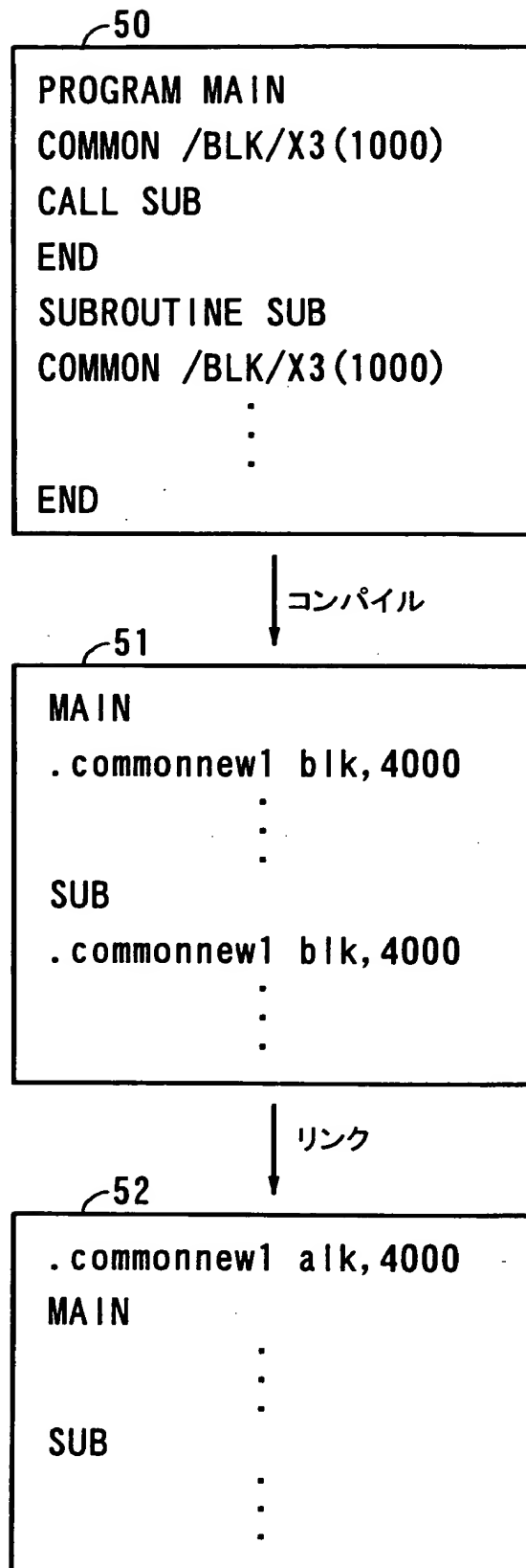
```
PROGRAM MAIN  
COMMON /ALK/X1(1000), X2(1000)  
COMMON /BLK/X3(1000)  
END
```

↓ コンパイル

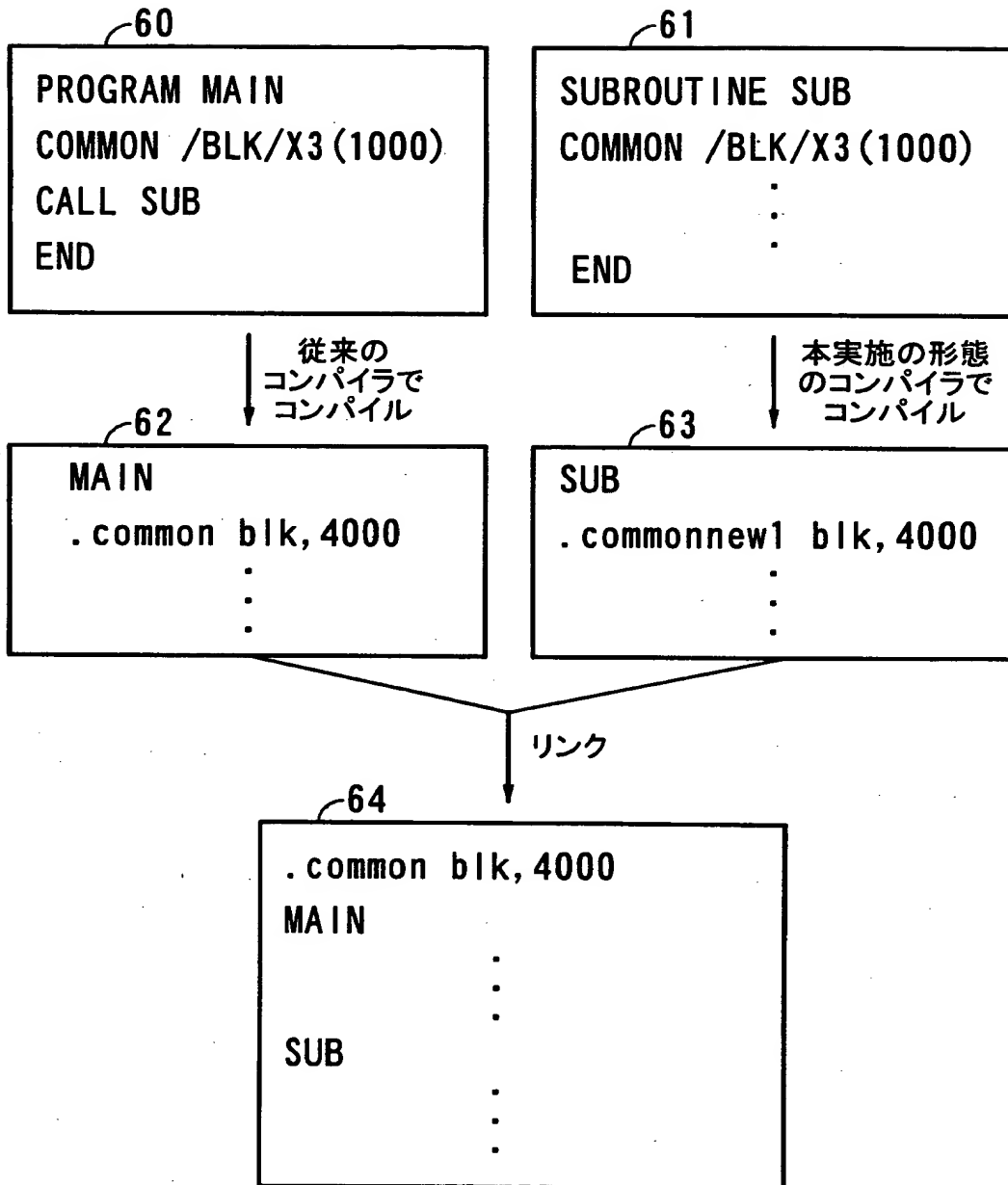
41

```
      .  
      .  
      .commonnew1 alk,8000  
      .commonnew2 blk,4000  
      .  
      .  
      .
```

【図9】



【図 1 0】



【図 1 1】

70

```
PROGRAM MAIN  
COMMON /BLK/X(1000)  
:  
:  
WRITE(6,'(8Z)') X(1)  
END
```

【図 1 2】

80

```
PROGRAM MAIN  
COMMON /BLK/X(1000)  
:  
:  
Y=X(1)+1  
END
```

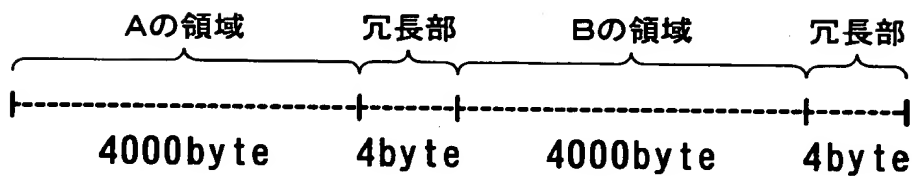

【図 13】

90

```

PROGRAM MAIN
REAL A(1000), B(1000)
DO I=1, 1000
    A(I)=1.0
ENDDO
DO I=1, 1001
    B(I)=A(I)
ENDDO
    
```

【図 14】



【書類名】 要約書

【要約】

【課題】 動的変数の未定義参照の検査を可能とする。

【解決手段】 動的変数特定手段 2 は、ソースファイル 1 から対象となる動的変数を特定する。領域特定手段 3 は、動的変数特定手段 2 によって特定された動的変数が、ロードモジュールの実行時にメモリ 5 上に展開される際に確保される領域を特定する。初期化手段 4 は、領域特定手段 3 によって特定された領域を、所定の初期値によって初期化する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000005223]

1. 変更年月日	1996年 3月26日
[変更理由]	住所変更
住 所	神奈川県川崎市中原区上小田中4丁目1番1号
氏 名	富士通株式会社